



特性

- 输出范围可以通过Rset及外围调节，例如产生0-20mA/4-20mA/0-36mA电流输出
- Rset设置电流公式： $I_{max}=10*V_{inmax}/R_{set}$ (V_{in} 为模拟量输入， $V_{inmax}=5.5V$)
- INL: 0.02% typ (SPAN在0-25mA条件下，4mA和20mA两点校正)
- 输出精度: 0.2% typ
- IOOUT电压系数: 0.01% of SPAN typ (8-36V@20mA)
- IOOUT负载系数: 0.01% of SPAN typ (0-800R@20mA@24V)
- 单电源供电: 8V-36V
- 输出故障报警(EF)
- 支持输出关闭 (OD)
- LDO输出支持可调: 3V-5.5V范围内可调
- LDO温度系数: <20ppm typ
- 静态工作电流: 500uA
- 启动时间: <500us
- 封装: MSOP10-EPAD
- 封装湿敏等级: MSL-3 (168h)
- 工作温度: -40°C to 125°C

描述

GP111是一款V/I转换器，可以将模拟电压线性的转换成0-20mA/4-20mA；用户可以通过外部的Rset进行设置想要的输出范围；外部可通过PMOS进行功率转移；LDO可以通过外围电阻调节输出范围，在3V-5.5V内调节；简化V/I转换设计。

应用

- 仪器仪表变送器
- 工业模拟信号隔离
- 工业控制器
- PLC输出驱动

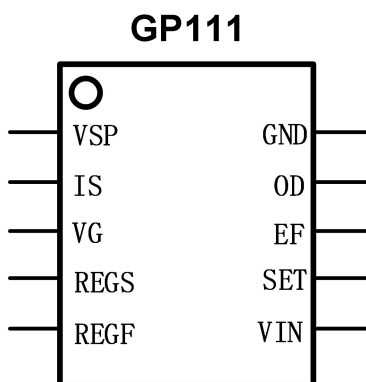




1. 管脚定义

Pin Name	Pin Function
VSP	供电引脚
IS	PMOS源极
VG	PMOS栅极
REGS	Regulator Sense
REGF	Regulator Force
VIN	模拟电压输入
SET	量程设置电阻
EF	故障输出 (低电平有效)
OD	输出关闭 (高电平有效)
GND	地
E-PAD	必须接GND

表-A 管脚分布



2. 绝对最大额定参数

工业操作温度	-40 °C to 125 °C
储存温度	-50 °C to 155 °C
引脚电压	-0.5 V to 6V (VIN、SET、OD、EF、REGS、REGF)
	-0.5 V to VSP+0.5 (VG、IS)
最大供电电压	44 V (VSP-GND)
ESD 保护	> 2000 V

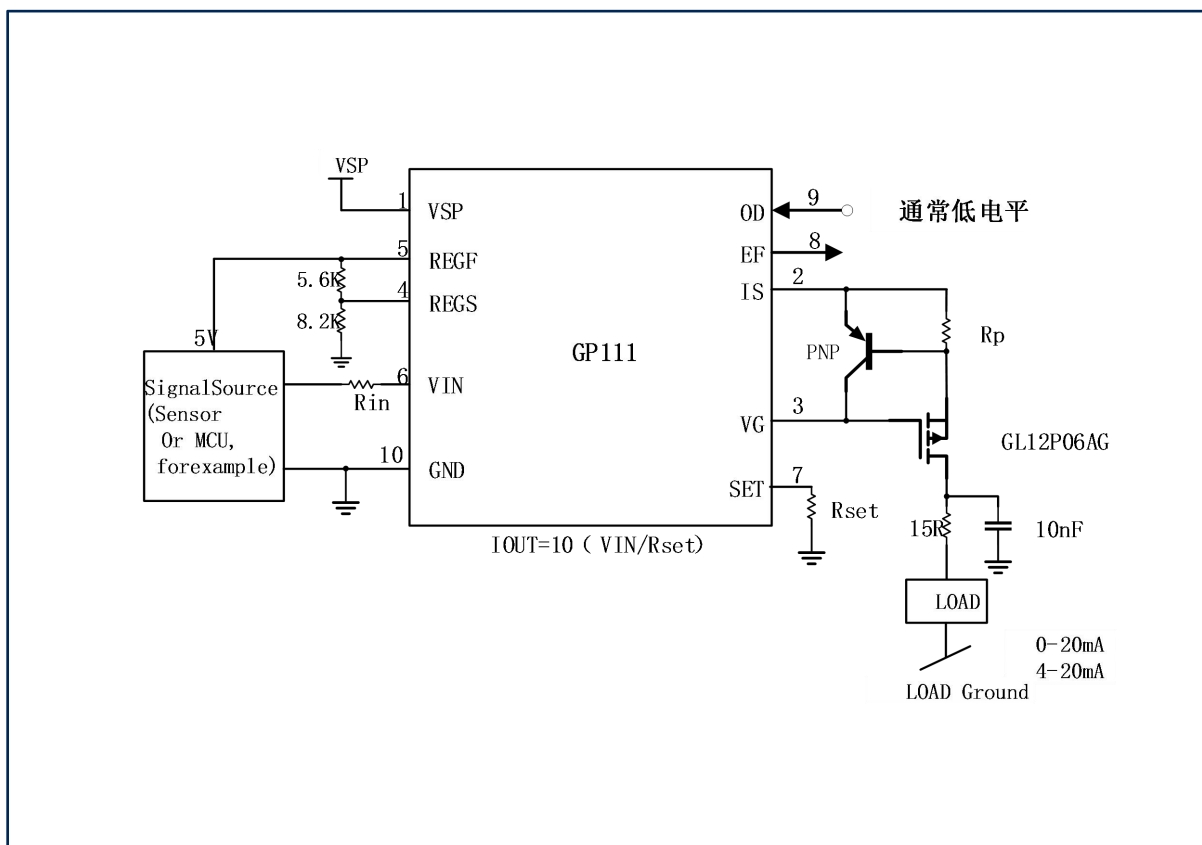
* 超过“绝对最大额定值”中列出的参数值可能会造成永久性损坏设备。不保证器件在超出规范中列出的条件下操作。长时间暴露于极端条件下可能影响设备可靠性或功能。





3. 典型应用

3.1 基本功能 (典型电路)



注意:

- 1、该电路为电压输入，0-20mA输出，LDO可以被设置到3V输出给传感器或DAC供电。
- 2、SET电阻Rset建议选用高精度低温漂的电阻。
- 3、PMOS选型需求，由于热量被转移至PMOS上，24V供电20mA输出，且输出短路，该器件上会承受0.48W热量，此时该器件尺寸最小选择SOT223封装，推荐SOT223 (GL12P06AG) / TO252 (GL10P06A4)。需选择Vgs<3V，耐压60V的PMOS，封装大于SOT223以上。
- 4、输出的15ohm电阻，如果4KV浪涌，最小封装要求0805; 如果6KV浪涌，最小封装要求1206。
- 5、该电路为通用电路，需要根据现场情况增加保护器件，例如输出增加TVS/ESD二极管/放电管等。TVS选择一般大于供电电压，TVS选择单向，例如SMBJ33A。
- 6、OD如果不使用，建议直接接地处理，或通过一个电阻接地。
- 7、EF为输出开路报警，为开漏输出，需要外接上拉电阻，不用可悬空。
- 8、VSP需要做退耦、浪涌、反接等处理，才能接入芯片。
- 9、Rp电阻为过流设置电阻，过流设置电流等于PNP的导通电压与Rp的比值。





4. 器件功能

GP111是一款V/I转换器，可以将模拟电压线性的转换成0-20mA/4-20mA；用户可以通过外部的Rset进行设置想要的输出范围；外部可通过PMOS进行功率转移；LDO可以通过外围电阻调节输出范围，在3V-5.5V内调节；简化V/I转换设计。

引脚说明：

VIN：该引脚为高输入阻抗同相输入端，内部有钳位二极管保护，有一个额外钳位二极管被连接到内部保护电路上。在该端口前放置一个电阻，在GP111未上电时限制输入电流，可以考虑在输入端用一个Rset电阻大小的电阻来消除偏置电流。

SET：连接到该引脚的设置电阻RSET和VIN共同决定输出电流的电量，关系为 $I_{OUT} = 10 \times V_{IN}/R_{SET}$ ，该引脚的电压建议不超过5.5V，RSET选择低温漂高精度电阻。

IS：该引脚连接到PMOS的源极，输出电流精度通过电流镜像来实现动态调节。

VG：带有防止短路和极地的外部FET栅极驱动器， $V_{GS} < 18V$ ，如果外部FET栅极电压超过额定值，则需要保护外部FET不受损坏。

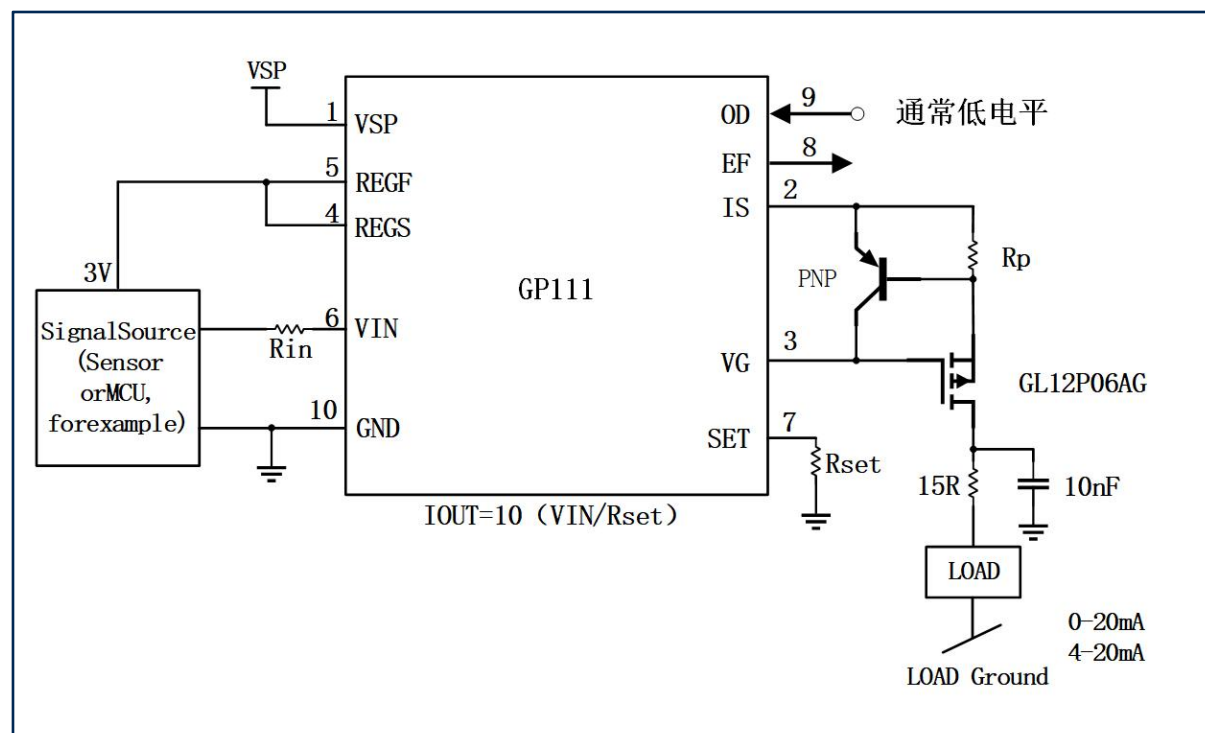
REGF：可提供5mA输出和50uA灌电流，短路电流随温度变化在20mA左右。

REGS：该引脚为内部LDO检测引脚，它以内部3V基准为参照，失调电流可能大于2uA，该引脚不能接电容，以免产生环路震荡。

VSP：该引脚为供电脚，最大电压40V；要做过压防护，避免过压；靠近引脚需要加一个bypass电容，同时可以加一个5ohm的电阻和电容组成RC网络来滤除一些高频噪声。

EF：该引脚低有效，开漏输出，需要外部接上拉电阻至MCU的VCC，如果不用，该引脚可悬空。

OD：该引脚有一个4uA内部上拉来关闭输出，下拉或接地来使能输出；控制OD引脚可以减少上电和关机的电流毛刺；如果不用，接地处理。内部LDO不受OD影响。





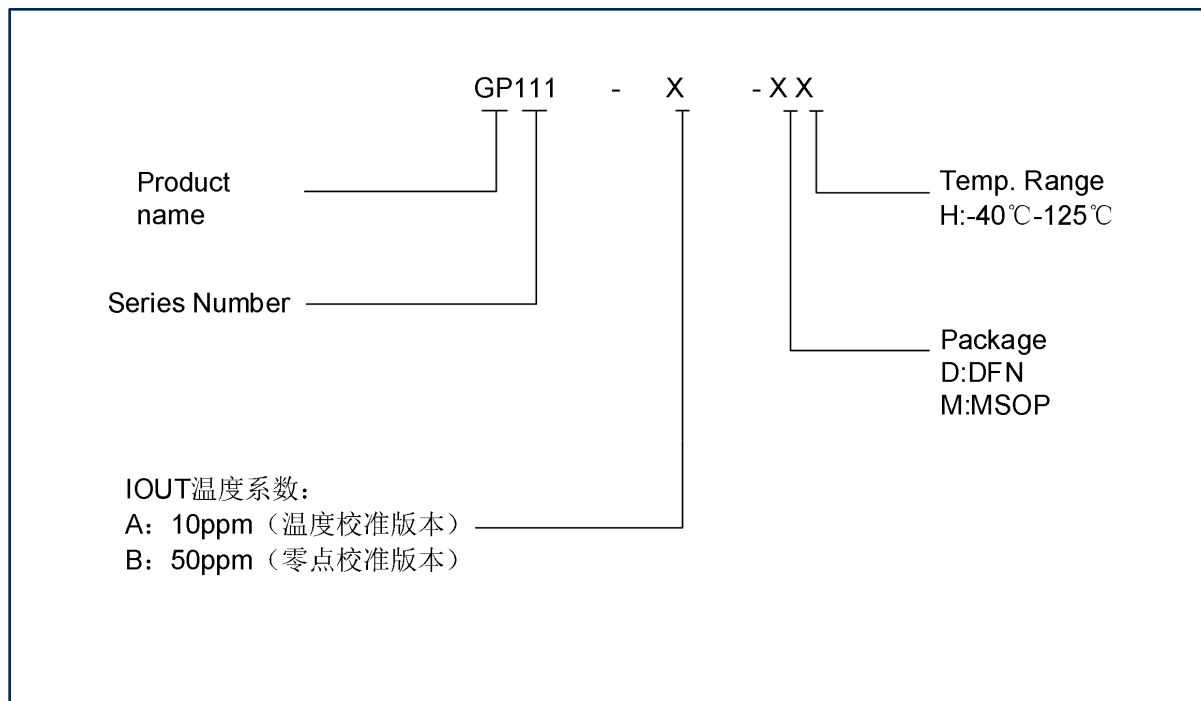
5. 直流特性

符号	描述	测试条件	最小	典型	最大	单位
传递函数			$I_{OUT} = 10 \times V_{VIN}/R_{SET}$			
指定电流输出	指定性能		0.1		25	mA
非线性INL		0.1-25mA		0.05	0.1	% of span
LDO温度系数	-40°C-125°C			10		ppm/°C
LDO精度			2.99		3.01	V
LDO过流电流		VSP=24V		20		mA
IOUT温度系数	-40°C-125°C	IOUT=20mA		10		ppm/°C
IOUT电压系数	8-36V	IOUT=20mA		5		uA
IOUT负载系数	0-800Ω@24V	IOUT=20mA		5		uA
输入偏置电流	I_B			60		nA
输入失调电压	V_{os}	$V_{IN}=100mV$		10		mV
	V_s Temperature			2		uV/°C
输入电压范围	V_{VIN}		0		5.5	V
ICC	静态电流	$V_{IN}=0V$		220		uA
噪声	折成输入端 0.1Hz-10Hz	IOUT=4mA		500		nApp
EF	开漏输出, 使能状态	上拉4.7K		150		mV
OD	VIL识别电平				0.6	V
	VIH识别电平		1.8			V





6. 订购须知

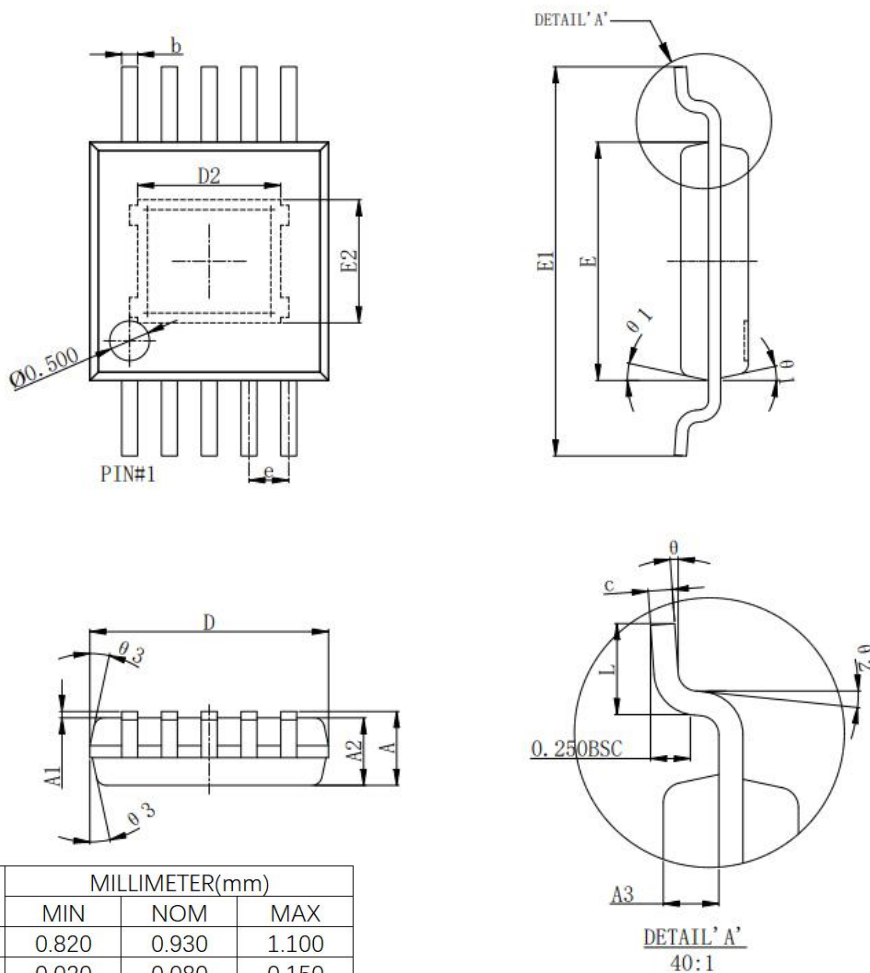


封装	工作温度	电源	精度	包装 (MPQ)	订购码
EMSOP10	-40°C-125°C	8V-36V	0.2%	1000/REEL	GP111AMH
EMSOP10	-40°C-125°C	8V-36V	0.2%	1000/REEL	GP111BMH





7. 封装信息: EMSOP10



SYMBOL	MILLIMETER(mm)		
	MIN	NOM	MAX
A	0.820	0.930	1.100
A1	0.020	0.080	0.150
A2	0.750	0.850	0.950
A3	0.249	0.349	0.449
c	0.090	0.152	0.230
E	2.900	3.000	3.100
E1	4.750	4.900	5.050
E2	1.630	1.730	1.830
L	0.400	0.600	0.800
b	0.180	0.200	0.280
D	2.900	3.000	3.100
D2	1.690	1.790	1.890
e	0.500BSC		
θ	0°	3°	6°
θ1	12° REF.		
θ2	4° REF.		
θ3	12° REF.		

注意:

- 此图仅供一般参考。有关合适的尺寸, 公差, 基准等, 请参阅JEDEC图纸

